



UNIVERSITÄTS-
BIBLIOTHEK
PADERBORN

Universitätsbibliothek Paderborn

Forschung, Entwicklung, Beratung

Universität Paderborn

Paderborn, 1981; 1984[?]

Technische Informatik, Hardware-Entwurfsmethoden. Modellierung,
Simulation, VLSI-Schaltungen, Prozeßmodellanlagen,
Prozeßautomatisierung

urn:nbn:de:hbz:466:1-32734

ARBEITSGEBIET TECHNISCHE INFORMATIK UND HARDWARE-ENTWURFSMETHODEN

Warburger Str. 100
4790 Paderborn

Professoren: Kevekordes, Ramming

Kontaktadresse: Prof. Dr. Franz J. Ramming
Tel.: 05251/602275

FORSCHUNGSSCHWERPUNKTE

- Modellierung** Weiterentwicklung einer Hardware Beschreibungssprache zur Überdeckung verschiedener Abstraktionsebenen.
- Simulation** Weiterentwicklung eines Mehrebenensimulators, Entwicklung von Simulationstechniken für die Schaltebene.
- Synthese** Entwicklung eines interaktiven Mehrebenen-Syntheseverfahrens für VLSI-Schaltungen.

EINRICHTUNGEN/GERÄTE

VAX 11/750 mit VMS und UNIX,
PCS Qu 68000 mit UNIX,
Arbeitsplatzrechner Sirius 1 mit MSDOS und Nixdorf mit UCSD,
Farbgraphiksysteme Chromatics 7900/BS mit UNIX,
Prozeßrechner Siemens 330, gekoppelt mit Mikroprozeßrechner auf Basis in
INTEL 8085 und Z 80; Mikroprozessor-Entwicklungssysteme,
Mikrorechner 8086 und 8088, Logikanalytoren, Prozeßmodellanlagen.

ANGEBOTSSPEKTRUM

Übernahme von Forschungsaufträgen und wissenschaftlich-technische Beratung auf den genannten Gebieten sowie Entwicklung von Prozeßmodellanlagen und Unterstützung beim Technologietransfer auf Mikrorechnerebene und bei der Prozeßautomatisierung.